



WYDZIAŁ ELEKTRONIKI,  
TELEKOMUNIKACJI  
I INFORMATYKI



WYDZIAŁ  
ELEKTRONIKI, TELEKOMUNIKACJI I INFORMATYKI,  
KATEDRA SYSTEMÓW DECYZYJNYCH I ROBOTYKI

ogłasza

## KONKURS

na rewitalizację elementów sterujących torowiskiem na makiecie w skali TT

Od kandydata wymaga się przede wszystkim znajomości aspektów powiązanych z modelowaniem matematycznym, ogólnie pojętą elektroniką, zdolności projektowania płytek drukowanych, doświadczenia w projektach dotyczących magistral sterujących, w szczególności CAN i komunikacji szeregowej oraz zainteresowania makietami kolejowymi.

Głównym zadaniem jest rewitalizacja magistrali do sterowania elementami torowiska, wraz z elementami (silniki zwrotnic, semafony oraz eurobalisy). Sterowanie powinno odbywać się za pomocą komunikacji z komputerem typu PC. Torowisko należy zmodernizować dodając w odpowiednich miejscach punkty pomiarowe. Należy również wymienić nie działające elementy torowiska. Do torowiska należy dobrać adekwatne modele pociągów z dekodernami oraz wyposażyć je w magnesy, oraz zaprojektować pociąg autonomiczny oparty o Pi Zero i obraz z kamery. Połączenie pomiędzy elektroniką można modyfikować.

Zainteresowani podjęciem powyższej pracy na umowę o dzieło, powinni zgłosić się mailowo do dnia 10.08.2023 na adres [michal.czubenko@pg.edu.pl](mailto:michal.czubenko@pg.edu.pl). W załącznikach należy przesłać CV, oraz list motywacyjny. Zastrzega się udzielenia odpowiedzi tylko na wybrane oferty. Rozstrzygnięcie konkursu nastąpi 16.08.2023.